

یک فیلتر میان گذر حول فرکانس 5.8GHz با پهنای باند 8٪ و پاسخ از نوع ریپل یکسان 0.5 dB طراحی کنید که در 6.5GHz حداقل 15dB افت داشته باشد. فیلتر طراحی شده را با تکنولوژی میکرواستریپ روی زیرلایه با $\epsilon = 3.58$ و $\tan \delta = 0.002$ پیاده سازی نمایید و با استفاده از یک شبیه ساز تمام موج، رفتار مدار را تحلیل نمایید.

در انتخاب نوع روش طراحی یا روش تحلیل تمام موج اختیار عمل وجود دارد.